

VTG-4108

测试移动显示屏的信号源



灵活的信号源

VTG-4108 支持小尺寸的彩色和单色屏测试。它由一个灵活，易用的测试信号源和一个完全配置好的 LVDS, TTL, 复合 PAL/NTSC 输出组成。大量的数据信号配置和时序模式可以编程到此设备。

满足现在和未来的需求

除了高质量的信号输出，VTG-4108 还能对时序文件，预定义的测试图形和定制的位图方便灵活地进行存储。这些特质足以让 VTG-4108 支持多种多样的不同的屏和测试。

功能强大的可编程性及软件支持：

- USB 连接到 PC
- 强大的图形描绘功能
- 不限数量的图形和时序
- 支持位图
- 可配置 TTL 输出管脚定义

应用范围：

- 生产测试
- 工程信号源
- QA 标准信号源
- 维修检测



参数规格

显存

2048 X 2048 X 8 bit 色彩
输出 16.7million, 真彩

像素频率

1 到 80Mpix/s, step 0.01Mhz
精度 +50ppm

水平时序

扫描范围 1 到 1000 Khz
Period 256 到 4096 像素
同步信号 2 到 2048 像素
Back Porch 0 到 2048 像素
分辨率 16 到 4080 像素, active
Adjust Step 1 pixel for all dot clocks

垂直时序

扫描范围 1 到 1000 hz
Period 4 到 4500 线
同步信号 1 到 4096 线
Back Porch 0 到 4096 线
分辨率 1 到 4200 线, active
Adjust Step 1 line for all parameters

LVDS 输出

格式 21 bit serialiser w 18 bit video,
Configurable output data mapping
发射端 Maxim 9209 with 4 LVDS pairs.
Clock range of 8 Mhz to 54Mhz
接头 带 DISM 管脚输出配置的 26 针 MDR

TTL 输出

格式 并行 TTL 输出, 3.3V (LVCMOS) 或
5V (CMOS) 可选
可选择每时钟的像素数
数据输出 3 x 8 bits of video, Hsync(+/-),
Vsync(+/-), Blank/Enable(+/-), pixel
clock (data on falling/rising/both),
地和电源接在固定管脚, 所有其他信号是
软件路由到任意接头/顺序
电源 3.3V, 5V, 1A
接头 双线入 2.54 pitch 50 pin 母头

系统要求

Windows XP 或 2000

电源

+12 VDC / 1A
(包含外接 AC/DC 适配器)

尺寸

390 X 140 X 54 mm

数据通讯

USB USB2.0 compatible

软件支持

WinVTG 应用软件
Windows DLL 软件包
Visual Basic, C++程序例子